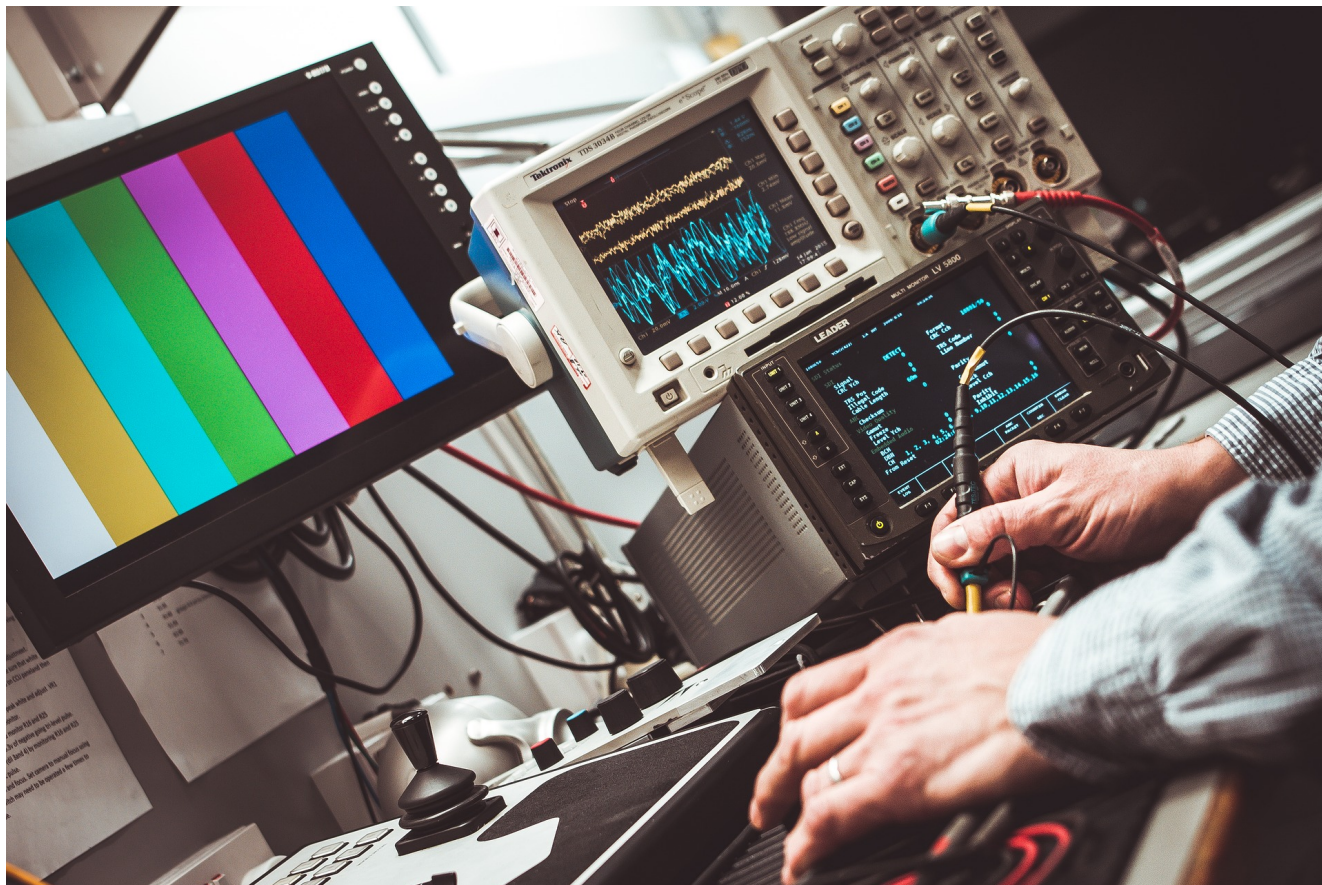


## Проектування наночипів та конструкторські стартапи



30 січня 2020 року відбулась презентація лабораторії проектування сучасних аналогових схем, створена на базі НТУУ «Київський політехнічний інститут ім. І. Сікорського» за підтримки компанії TowerJazz (Ізраїль) та Cadence Design Systems (США).

У лабораторії студенти зможуть опанувати принципи проектування наночипів та працювати над науковими програмами. Крім того, теоретична підготовка дозволить залучати студентів до співпраці з фахівцями компаній та разом з ними втілювати науково-дослідні й конструкторські проекти. Планується, що підготовку у лабораторії проходять студенти всіх рівнів – від майбутніх бакалаврів і магістрів до тих, хто отримає ступінь доктора філософії.

Детальніше: <https://bit.ly/2RW7dDp>

2020-02-04

2020-02-04

---

**Інформація з офіційного вебпорталу Національного репозитарію  
академічних текстів**